

Best Available Copy

DERWENT-ACC-NO: 1978-34026A

DERWENT-ACC-NO: 1978-34026A

DERWENT-WEEK: 197819

COPYRIGHT 2008 DERWENT INFORMATION LTD

TITLE: Dicing a silicon wafer bearing a glass passivation film using laser beam scribing and then mechanical scribing

INVENTOR: KANEKO, H.; MISAWA, Y.

PATENT-ASSIGNEE: HITACHI LTD(HITA)

PRIORITY-DATA: 1976JP-106742 (September 8, 1976)

PATENT-FAMILY

PUB-NO	PUB-DATE	LANGUAGE
JP-53033050-A	March 28, 1978	JA

APPLICATION-DATA

PUB-NO	APPL-DESCRIPTOR	APPL-NR	APPL-DATE
JP-53033050-A	N/A	1976JP-106742	September 8, 1976

INT-CL-CURRENT

TYPE	IPC-DATE
C11D	H01L21/301-20060101
C11D	H01L21/302-20060101
C11D	H01L21/316-20060101
C11D	H01L21/78-20060101

ABSTRACTED-PUB-NO: JP-53033050-A

BASIC-ABSTRACT

Method comprises directing a laser beam onto the dicing passivation film so as to scan along a dicing-line whereby the glass passivation film on the dicing-line is used away so as to form a slot, scribing the Si-wafer along the slot, and dividing the wafer along the scribed-line into individual Si-pieces.

DERWENT-ACC-NO: 1978-34026A

But combining the laser beam scribing with the mechanical scribing, the Si-wafer with the glass passivation film can be easily divided into pellets without cracking the pellet.

Specifically, shallow slots are first formed on a Si-wafer with a glass passivation film on it by directing a laser-beam. Then deep slots are formed in the shallow slots by scribing. Finally, the Si-wafer is divided into individual Si-pellets by breaking.

TITLE-TERMS: DICE; SILICON; WAFER; BEARING; GLASS; PASSIVATION; ITEM; LASER-BEAM;
SCRIBE; MECHANICAL

DERWENT-CLASS: 105.111-0112

CPL-CODES: 1-105-D03C

7/10

⑨日本国特許庁
公開特許公報

⑩特許出願公開
昭53-33050

⑪Int. Cl.
H 01 L 21/78
H 01 L 21/302

識別記号

⑫日本分類
99(5) A 04
99(5) C 23

厅内整理番号
6370-57
7377-57

⑬公開 昭和53年(1978)3月28日
発明の数 1
審査請求 未請求

(全3頁)

⑭半導体素子の製造法

⑮特 願 昭51-106742

⑯出 願 昭51(1976)9月8日

⑰発明者 金子洋

日立市幸町3丁目1番1号 株
式会社日立製作所日立研究所内

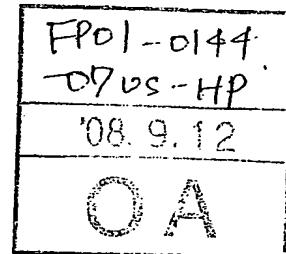
⑱発明者 三沢豊

日立市幸町3丁目1番1号 株
式会社日立製作所日立研究所内

⑲出願人 株式会社日立製作所

東京都千代田区丸の内一丁目5
番1号

⑳代理人 弁理士 高橋明夫



明細書

発明の名称 半導体素子の製造法

特許請求の範囲

1. 表面にガラスを付着したシリコンウェハに切断溝を形成してウェハを所望の大きさのペレットに分割をする方法において、切断部上のガラス層にレーザー光線を当てガラス層を除去すると共にウェハに溝を形成後、該溝中央部を機械的方法によつて必要な深さにした後、溝に沿つてウェハを分割することを特徴とする半導体素子の製造法。

発明の詳細な説明

本発明は半導体素子の製法に係り、特にガラスによるバッシベーションを施したウェハから歩留りよくペレットを分割できるようにした半導体素子の製法に関する。

第1図は従来法による、サイリスタ素子の製造プロセスを示したものである。構成は①型シリコンウェハ1の両面より選択的に突き抜け拡散によるP型層2で、アイソレーションした後、さらに

両面全域にわたりP型層3を形成してP-N接合部J₁, J₂を作る。次にPベース層6へ選択的にPエクタ層7を拡散形成する。シリコン酸化膜8は同時に形成される。サイリスタペレット作製はまず、ホトリングラフナーによつてペレットとなる周辺のシリコン酸化膜8を除去した後、シリコン酸化膜8をマスクとして、硝酸、弗酸、酢酸からなるエッチング液により、溝9を形成する。溝9の内面には、電気泳動法により、選択的にガラス粉を付着した後、高温下でガラス焼結を行ないガラスのバッシベーション膜10を被覆してP-N接合部J₁, J₂を保護する。この際溝9に隣接するシリコン酸化膜8上にも一部不要なガラス11が付着する。

この後、ホトリングラフナーによつて、電極形成部のシリコン酸化膜8を除去し、ゲート12、カソード13はアルミニウム、アノード14は金の電極をそれぞれ蒸着し形成する。

以上でシリコンウェハにサイリスタペレットが形成される。このサイリスタペレットを個別分離

し相立てるため、ダイシングによつてペレット周辺に深い切断溝 15 を形成した後で、ブレイикиングによつてペレットの境界部 16 で分割する。このダイシング工程では切断時に切断溝 15 部に欠落部 17 を生ずるチッピングが起るため P-N 接合部 J、周辺までガラスにクラックが入り逆耐圧の劣化が起る。このダイシングによつて起るチッピングは切断箇所に 11 のようにガラスがあると顕著に生じる。

また上記切断溝 15 形成にレーザーによつてスクライプする方法を試みたが、素子特性を劣化させることなく、切断溝 15 を深く形成できず、切断溝 15 が浅いために、ブレークするとき溝 9 から割れてしまう。

本発明の目的は上記した欠点をなくし、良好な切断ができるようにした、半導体素子の製法を提供するにある。本発明はシリコンの切断工程において上部にあるガラス層をレーザー光により除去した後、機械的に切断するようにしたものである。

第 2 図は本発明の実施例を示す。図中工程断面

(3)

をわち図中、番号 1, 3, 6, 7, 8, 9, 10, 12, 13, 14 は、n 型シリコンウエハ、P 型層、P ベース層、n エミンタ層、シリコン酸化膜、溝、ガラスのバッシベーション膜、ゲート電極、カソード電極、アノード電極である。サイリスタ素子の分割は、まずレーザー光線を当て、溝底部のガラスのバッシベーション膜 10 を焼き飛ばし浅い切り込み 21 を入れる。次にワイヤーにてよつて、浅い切り込み 21 に重ね合せ深く切断溝 22 を形成した後に、溝底 23 よりブレイикиングする。

本発明によれば半導体素子をプレタイスするダイシング工程で生ずるペレットのチッピングをなくし、半導体素子製作の歩留向上に効果がある。

図面の簡単な説明

第 1 図は従来から行なわれている半導体素子の製作工程の断面図である。第 2 図は本発明による半導体素子の製作工程の断面図である。第 3 図は本発明の応用例である。

符号の説明

(5)

-364-

特許第53-33050(2)

3 までは第 1 図に示した従来法と同様であり、番号 1, 2, 3, 6, 7, 8, 9, 10, 11, 12, 13, 14 は n 型シリコンウエハ、突き抜き P 型層、P 型層、P ベース層、n エミンタ層、シリコン酸化膜、溝、ガラスのバッシベーション膜、不要なガラス、ゲート電極、カソード電極、アノード電極である。

本発明ではこの後、レーザー光線をペレットの境界部に当て、不要なガラス 11、シリコン酸化膜および P 型層 2 の一部を焼きとばし、浅い溝 18 を形成する。焼いてこの浅い溝 18 の中心をさらにダイシングによつて溝 9 よりも深く、溝 18 より深い溝 19 を形成した後、ブレイикиングによつて、溝 19 の底部 20 より分割する。試験製作の結果、本法により 100 パーセントに近い歩留りを得た。

第 3 図は本発明の他の実施例を示すもので、前図と異なるのは、突き抜き扩散がないまたウエハ当たりの収率を大きくするために、溝底より切断し、サイリスタ素子の分割をしていることである。す

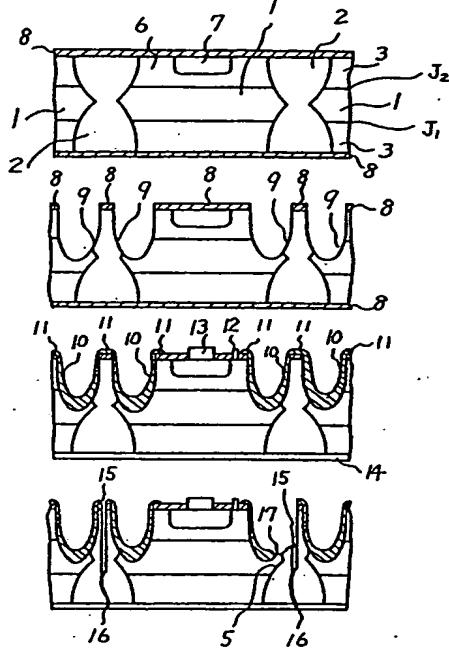
(4)

11, 10 ガラス
15, 19, 22 切断溝
18, 21 浅い溝、浅い切り込み
代理人弁理士・高橋明夫

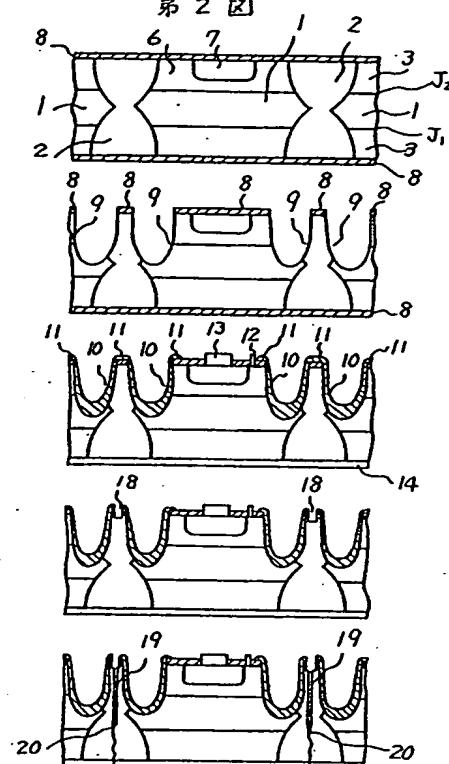


(6)

第1図



第2図



第3図

